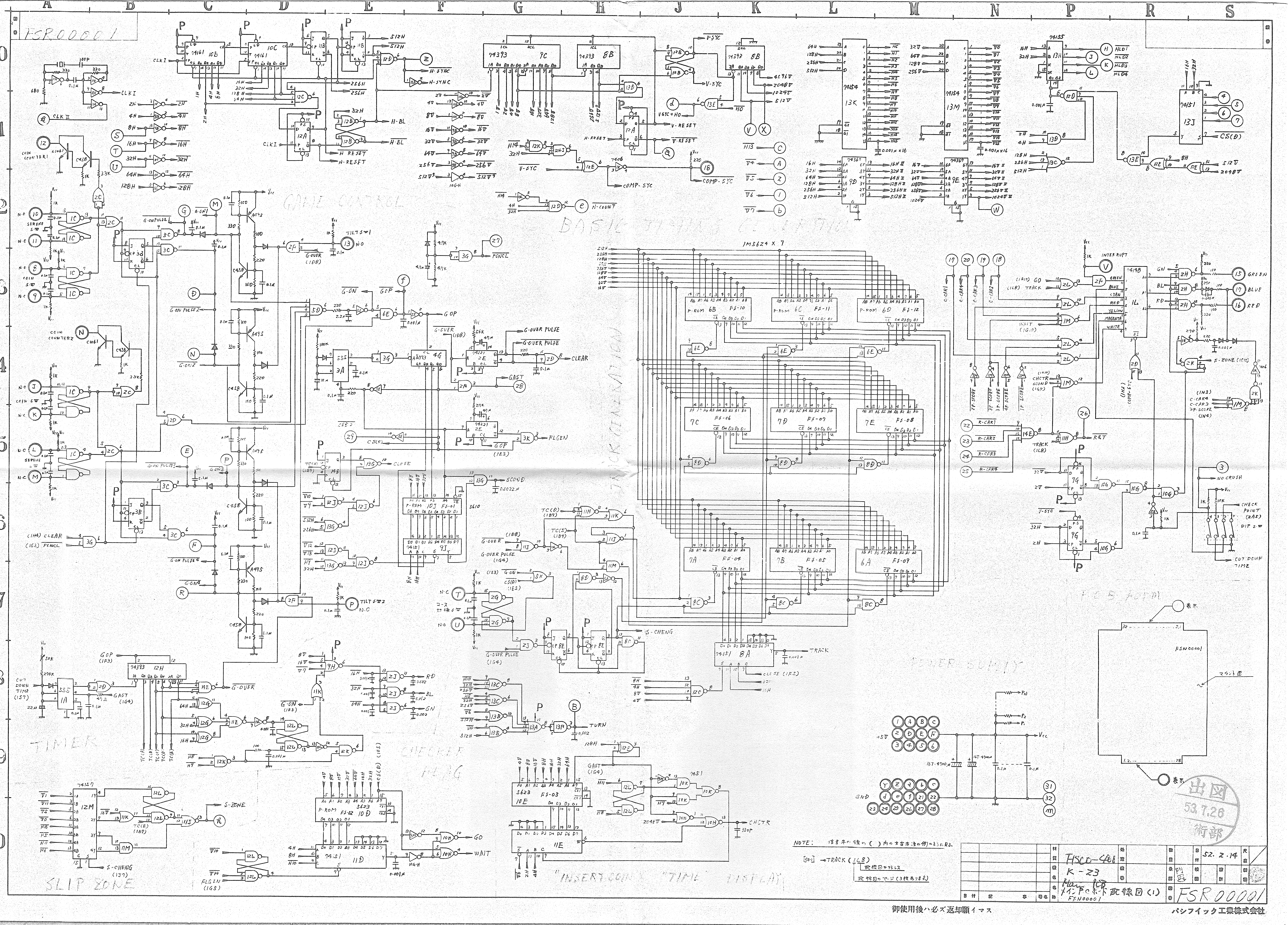

FSR00001
GAME CONTROL
BASIC TIMING GENERATION
TRACK GENERATION
1M5624 x 9
TIMER
CHECKER FLAG
SLIP ZONE
"INSERT COIN" "TIME" DISPLAY
POWER SUPPLY
FSN00001
マウント面
NOTE: 信号名の後の ( ) 内の文字は次の例のように見る。
[例] ←TRACK (1G8)
配線図のアドレス
配線図のページ (3枚あります)
材質 FHSCO-401
機名 K-23
名称 Main PCB メインPCボード配線図 (1) FSN00001
日付 52. 2. 14
図番 FSR00001
日付 記事 署名
出図 53.7.26 技術部
御使用後ハ必ズ返却願イマス
パシフイック工業株式会社